

(19) 世界知的所有権機関  
国際事務局(43) 国際公開日  
2005 年 10 月 13 日 (13.10.2005)

PCT

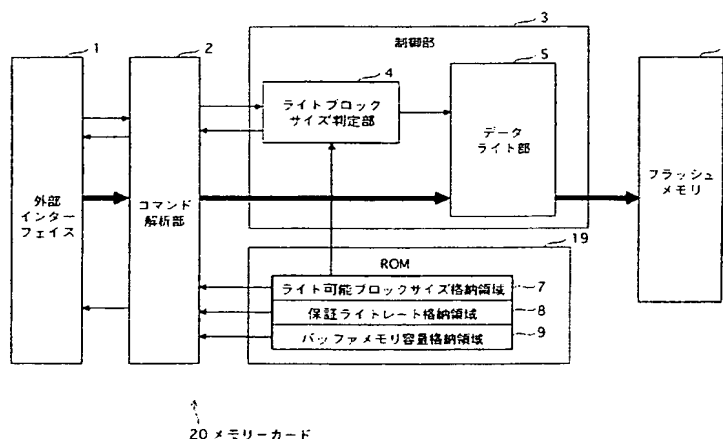
(10) 国際公開番号  
WO 2005/096220 A1

- (51) 国際特許分類<sup>7</sup>: G06K 19/07, G06F 3/06, 12/00 (72) 発明者; および  
(21) 国際出願番号: PCT/JP2005/005700 (75) 発明者/出願人 (米国についてのみ): 大塚 健 (OTSUKA, Takeshi). 太田 晴夫 (OHTA, Haruo).  
(22) 国際出願日: 2005 年 3 月 28 日 (28.03.2005) (74) 代理人: 中島 司朗, 外 (NAKAJIMA, Shiro et al.); 〒5310072 大阪府大阪市北区豊崎三丁目 2 番 1 号淀川 5 番館 6 F Osaka (JP).  
(25) 国際出願の言語: 日本語  
(26) 国際公開の言語: 日本語  
(30) 優先権データ: 特願2004-107779 2004 年 3 月 31 日 (31.03.2004) JP (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE,  
(71) 出願人 (米国を除く全ての指定国について): 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大字門真 1 0 0 6 番地 Osaka (JP).

[続葉有]

(54) Title: MEMORY CARD AND MEMORY CARD SYSTEM

(54) 発明の名称: メモリカード及びメモリカードシステム



- 1... EXTERNAL INTERFACE  
2... COMMAND ANALYSIS UNIT  
3... CONTROL UNIT  
4... WRITE BLOCK SIZE JUDGMENT UNIT  
5... DATA WRITE UNIT  
6... FLASH MEMORY  
7... WRITE-ENABLED BLOCK SIZE STORAGE AREA  
8... GUARANTEED WRITE RATE STORAGE AREA  
9... BUFFER MEMORY CAPACITY STORAGE AREA  
20... MEMORY CARD

(57) Abstract: A memory card is mounted on a host device and used for data recording. The memory card has a built-in flash memory and in an internal ROM, there is recorded in advance a predetermined write-enabled block size equal to an erase block size unique to the flash memory and multiplied by an integer. A write block size of a write command issued from the host device, i.e., the write data size is detected and compared to the write-enabled block size in the ROM, so as to decide whether the write block size is the write-enabled block size multiplied by an integer, thereby judging whether write is permitted. Only when the write is permitted, data from the host device is written into the flash memory. If it is judged that write is not to be permitted, an error response is returned to the host device.

(57) 要約: メモリカードは、ホスト機器に装着されてデータ記録に利用され、フラッシュメモリを内蔵し、内部ROMに、予めフラッシュメモリ固有の消去ブロックサイズの整数倍の所定値であるライト可能ブロックサイズを記録しており、ホスト機器から発行されたライトコマンドのライトブロックサイズつまり書き込むデータのサイズを検出して、ROM内のラ

[続葉有]



SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG,  
US, UZ, VC, VN, YU, ZA, ZM, ZW.

OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML,  
MR, NE, SN, TD, TG).

(84) 指定国 (表示のない限り、全ての種類の広域保護  
が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA,  
SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ,  
BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE,  
BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU,  
IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR),

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される  
各PCTガゼットの巻頭に掲載されている「コードと略語  
のガイダンスノート」を参照。